



Institut Jožef Stefan, Ljubljana

projekt/naloga : **Iskrascope LCD**

sestavni del : **TiU-6 MPU**

prilomba : tolerance uporov 5 %
tolerance kondenzatorjev 20 %

* S Uasic, A Uuckovic, T Pleterssek, D Lutin, B Marin
J Pirs, I Kvasic, F Margan

načrtoval	P. Stavanja & E. Margan
risal	E. Margan
datum	1983.05.09
popravki	1985.03.08.
list	1/1
koda	F527-U2-X1