



**Institut Jožef Stefan**

projekt/naloga :		<b>Iskrascope LCD</b>	
sestavni del :		<b>Time Base</b>	načrtoval E. Margan
pripombe :		tolerance uporov 5 %	datum 1985.06.04.
		tolerance kondenzatorjev 20 %	list 2/2
			koda F544-U2-X1