



**Institut Jožef Stefan, Ljubljana**

projekt/naloga : **Cable & DPP1 Test System**

sestavni del : **Wire Resistance**

pripombe : tolerance uporov 1 %  
 tolerance kondenzatorjev 20 %

načrtoval	E. Margan
risal	E. Margan
datum-0	2002.10.08
datum-z	2005.05.12
datoteka	rw_test.sch