



Institut Jožef Stefan, Ljubljana

projekt/naloga : **Cable+PP3+DPPB1 Test System**

sestavni del : **ID-Test-Sense**

pripombe : tolerance uporov 1 %
tolerance kondenzatorjev 20 %

načrtoval	E. Margan
risal	E. Margan
datum	2004.10.24.
list	2/3
Datoteka	ID TT SN.SCH

- Self-Diagnostic
- ADC Uref (+2U5)
 - ADC Gnd
 - +2U5
 - 2U5
 - +5U
 - 5U
 - +12U
 - 12U